

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

First Named
Inventor : Donghang Yan et al.
Appln. No. :
Filed : Herewith
Title : THE FIELD EFFECT TRANSISTOR IN
SANDWICH CONFIGURATION HAVING
ORGANIC SEMICONDUCTORS AND
MANUFACTURING PROCESS THEREOF
Docket No. : Z50.312-0002

Group Art Unit:
Examiner:

**CLAIM OF PRIORITY AND TRANSMITTAL OF
CERTIFIED COPY OF PRIORITY DOCUMENT**

Commissioner For Patents
P.O. Box 1450
Alexandria, VA 22313-1450

SENT VIA EXPRESS MAIL

Express Mail No.: EV 004175271 US

Sir:

Applicant claims right of priority under the provisions of 35 U.S.C. 119(a)-(d) or 365(b) based on Chinese Patent Application No. 02 1 29458.5, filed August 28, 2002.

A certified copy of this application is enclosed. This priority application is identified in the Declaration filed herewith.

Applicant requests that priority be granted on the basis of this application.


Respectfully submitted,

KINNEY & LANGE, P.A.

By: 

Jeffrey D. Stewchuk, Reg. No. 37,235
THE KINNEY & LANGE BUILDING
312 South Third Street
Minneapolis, MN 55415-1002
Telephone: (612) 339-1863
Fax: (612) 339-6580

JDS:bac



证 明

本证明之附件是向本局提交的下列专利申请副本

申 请 日： 2002 08 28


申 请 号： 02 1 29458.5

申 请 类 别： 发明

发明创造名称： 含有有机半导体的夹心型场效应晶体管及制作方法

申 请 人： 中国科学院长春应用化学研究所

发明人或设计人： 闫东航； 王军； 张坚



中华人民共和国
国家知识产权局局长

王 崇 川

2003 年 1 月 20 日

权利要求书

1、一种含有有机半导体的夹心型场效应晶体管,包括衬底(1),在衬底(1)上形成栅电极(2),栅绝缘层(3)形成在衬底(1)和栅电极(2)上,其特征在于有源层(4)形成在栅绝缘层(3)上,并露出部分绝缘层(3),源/漏电极(5)形成在部分有源层(4)和部分栅绝缘层(3)上,有源层(6)形成在露出的栅绝缘层(3)、有源层(4)、源电极和漏电极栅(5)上。

2. 按权利要求 1 所述的场效应晶体管,其特征在于所述的有源层(4)是具有空洞的半导体材料。

3、按权利要求 2 所述场效应晶体管,其特征在于所述的半导体材料是有机半导体材料或有机/无机杂化材料。

4、按权利要求 3 所述场效应晶体管,其特征在于所述的有机半导体材料是两种或两种以上分子构成的混合、共晶或层状复合的固态材料。

5、按权利要求 4 所述的场效应晶体管,其特征在于所述的有机半导体材料的载流子迁移率在 $10^{-3}\text{cm}^2/\text{Vs}$ 以上。

6、按权利要求 1 所述的场效应晶体管,其特征在于所述的有源层(4)和(6)的半导体材料是相同的。

7. 按权利要求 1 所述的场效应晶体管,其特征在于所述的有源层(4)和(6)的半导体材料是不相同的。

8. 按权利要求 1 所述的场效应晶体管,其特征在于所述的有源层(4)和(6)的半导体材料是共晶的。

9. 按权利要求 1 所述的场效应晶体管,其特征在于所述的有源层(4)和(6)分别由 CuPc、NiPc、ZnPc、H₂Pc、TiOPc、VOPc、F₁₆CuPc、

$F_{16}ZnPc$ 和 Pentacene 之一或至少两种材料构成。

10. 按权利要求 1 所述的场效应晶体管, 其特征在于, 有源层 (4) 是 $CuPc$ 、 $NiPc$ 、 $ZnPc$ 、 H_2Pc 、 $F_{16}CuPc$ 、 $F_{16}ZnPc$ 和 Pentacene 中的一种或至少两种材料构成, 有源层 (6) 是双酞菁金属、 H_2Nc 、 $CoNc$ 、 $CuNc$ 、 $ZnNc$ 和 $NiNc$ 中的一种或至少两种材料构成。

11. 按权利要求 10 所述的场效应晶体管, 其特征在于, 双酞菁金属为 La, Ce, Pr, Nd, Sm, Eu, Gd, Tb, Dy, Ho, Er, Tm, Yb, Lu, Y, Zr, Hf, Sn。

12. 一种含有有机半导体的夹心型场效应晶体管的制作方法, 包括步骤:

- a. 在衬底上形成导电材料, 并采用光刻方法形成栅电极;
- b. 在衬底和栅电极上形成绝缘层;
- c. 在绝缘层上气相沉积半导体层, 并留有部分绝缘层裸露;
- d. 在裸露的绝缘层和半导体层上形成导电材料, 并采用光刻方法或剥离方法形成源电极和漏电极;
- e. 在源电极、漏电极、裸露半导体层和裸露的绝缘层上气相沉积或旋涂半导体层。

说明书

含有有机半导体的夹心型场效应晶体管及制作方法

技术领域

本发明涉及场效应晶体管(FET)及其制作方法,特别涉及含有有机半导体的夹心源电极和漏电极结构的场效应晶体管及其制作方法(下称为夹心型场效应晶体管)。

背景技术

近年来,有关有机半导体材料的研究异常活跃。有机场效应晶体管的性能已经超过非晶硅薄膜晶体管(a-Si:H TFT)的水平。特别是一些有机小分子齐聚物(如 Pentacene、Tetracene 等)的室温载流子迁移率已经超过 1 (平方厘米每伏每秒)。因此,有机场效应晶体管在柔性集成电路和有源矩阵显示等方面具有实际应用的潜力。有机场效应晶体管一般采用底电极几何构型和顶电极几何构型两种器件结构来实现,国际专利 WO99/40631 还公布了直立几何构型的器件结构,图 1 给出现有技术来实现场效应晶体管三种几何构型的例子,其中 1 是衬底,2 是栅电极,3 是绝缘层、4 是有源层,5 是源和漏电极。底电极构型器件和直立构型器件具有容易集成加工的优点,但是,后制备的有机半导体与源和漏电极的有效接触困难,使这两种构型器件的性能比顶电极构型器件性能低。由于有机半导体材料一般对无机半导体器件的加工中常用的一些化学溶剂敏感,采用常规的无机半导体器件加工工艺来加工顶电极构型器件也因此受到限制。

现有有机半导体一般是同一分子材料作为场效应晶体管的有源层。美国专利 US5629530 公布了电子给体和受体有机分子共同构成

场效应晶体管的有源层，由于该类半导体是利用 P 型和 N 型掺杂导电的原理，所以其场效应晶体管器件的开关电流比和迁移率性质都很低。

发明内容

本发明的目的是提供一种场效应晶体管器件，使有源半导体层与源和漏电极形成有效接触，并且容易集成加工。

本发明的另一目的是提供一种制作场效应晶体管的方法。

为实现上述目的，根据本发明的一方面，场效应晶体管包括衬底 1，在衬底 1 上形成栅电极 2，栅绝缘层 3 形成在衬底 1 和栅电极 2 上，其特征在于有源层 4 形成在栅绝缘层 3 上，并露出部分绝缘层 3，源/漏电极 5 形成在部分有源层 4 和部分栅绝缘层 3 上，有源层 6 形成在露出的栅绝缘层 3、有源层 4、源电极和漏电极栅 5 上。

根据本发明的另一方面，场效应晶体管的制作方法包括步骤：

- a. 在衬底上形成导电材料，并采用光刻方法形成栅电极；
- b. 在衬底和栅电极上形成绝缘层；
- c. 在绝缘层上气相沉积半导体层，并留有部分绝缘层裸露；
- d. 在裸露的绝缘层和半导体层上形成导电材料，并采用光刻方法或剥离方法形成源电极和漏电极；
- e. 在源电极、漏电极、裸露半导体层和裸露的绝缘层上气相沉积或旋涂半导体层。

本发明充分发挥有机半导体低温加工的优点，采用两种或两种以上材料共同构成有源半导体层，增强有源层和源漏电极的有效接触，降低器件的阈值电压，并且半导体和源漏电极能够与绝缘层紧密连接。

附图说明

图 1a 是现有技术的顶电极构型场效应晶体管实例。

图 1b 是现有技术的底电极构型场效应晶体管实例。

图 1c 是现有技术的立式构型场效应晶体管实例。

图 2 是本发明夹心型场效应晶体管的实施例结构。

图 3 是本发明夹心型场效应晶体管的实施过程。

图 4 是本发明夹心型场效应晶体管实施例 1 中有源层采用不完整酞箐铜层、酞箐铜与酞箐铜复合层、酞箐镍与酞箐镍复合层、酞箐铜与酞箐镍复合层的输出特性曲线。

图 5a 是本发明夹心型场效应晶体管实施例 2 中有源层采用酞箐铜与酞箐铜复合层和酞箐铜与酞箐钕复合层以及酞箐钕单层器件的输出特性曲线。

图 5b 是本发明夹心型场效应晶体管实施例 2 中有源层采用酞箐铜与酞箐铜复合层和酞箐铜与酞箐钕复合层的转移特性曲线。

图 6 是本发明酞箐铜与酞箐镍共晶的有机半导体作为有源层的顶电极构型器件的输出特性曲线。

具体实施方式

下面结合附图描述本发明。图 2 是本发明夹心几何结构的场效应晶体管的结构，将导电材料层设置于衬底 1 上构成栅电极 2，绝缘材料设置于衬底和栅电极上构成栅绝缘层 3，具有空洞的半导体材料设置于栅绝缘层上构成部分有源层 4，导电材料设置于具有空洞的半导体层和栅绝缘层上构成源和漏电极 5，另外部分的半导体材料 6 设置于栅绝缘层、半导体层、源电极和漏电极栅上与具有空洞的半导体构成有源层。

在本发明实施例中，一种有源半导体是采用现有 P 型半导体 CuPc 和 NiPc 的共晶和层状复合构成。在器件中该有源半导体与其中单一

材料比较, 开关电流比没有显著损失, 而阈值电压有显著降低, 载流子迁移率性质有显著提高。其原理是几种材料混合、共晶和层状复合构成的半导体与源和漏电极的表面接触比单一材料与源和漏电极的表面接触得到显著改善。

在本发明实施例中, 一种有源半导体是采用现有 P 型半导体 CuPc 和电阻性材料 NdPc₂ 的层状复合构成。在器件中该有源半导体与其中单一材料比较, 开关电流比和载流子迁移率有显著提高, 阈值电压有显著降低。其原理是两种分子层状复合构成的半导体与源和漏电极的表面接触比 CuPc 与源和漏电极的表面接触好, 同时 NdPc₂ 增强了 CuPc 的场效应传输性质。

酞菁铜与酞菁镍共晶场效应晶体管输出特性曲线也见图 6, 在 V_G 为 -30V 时其饱和区的空穴载流子迁移率为 $0.04\text{cm}^2/\text{V.s}$, 开关电流比为 4×10^5 , 在 V_G 为 -30V 时的阈值电压为 -8V。

本发明的有机半导体, 是由单一分子材料表现出半导体或导体性质的多种分子材料混合、共晶和层状复合构成, 其场效应晶体管器件的性质(迁移率、阈值电压和开关电流比)与单一材料的器件比较得到显著改善。

下面通过实施例进一步描述本发明, 实施例所用步骤显示在图 3 中。

实施例 1:

实验所用酞菁铜(CuPc)、酞菁锌(ZnPc)、酞菁镍(NiPc)、酞菁钴(CoPc)、自由酞菁(H_2Pc)、酞菁氧钛(TiOPc)、酞菁氧钒(VOPc)和并五苯(Pentacene)是商业产品, 经过升华纯化后使用。

在 7059 玻璃衬底或柔性塑料衬底 1 上用射频磁控溅射方法镀上一层金属 Ta 膜, 厚度约 200 纳米, 并光刻成栅极形状 2; 在栅极上用

Figure 1. The three types of the proposed model.

10

Figure 1. The three types of the proposed model.

Figure 1. The three types of the proposed model.

Figure 1. The three types of the proposed model.

Figure 1. The three types of the proposed model.

Figure 1. The three types of the proposed model.

Figure 1. The three types of the proposed model.

酞菁铜/酞菁镍(共晶)		0.04	8
酞菁铜	酞菁锌(ZnPc)	0.006	5
酞菁铜	酞菁钴(CoPc)	0.003	11
酞菁铜	自由酞菁(H ₂ Pc)	0.007	17
酞菁铜	酞菁氧钛(TiOPc)	0.009	17
酞菁铜	酞菁氧钒(VOPc)	0.01	15
酞菁铜	并五苯(Pentacene)	0.01	8

实施例 2:

实验所用双酞菁金属(La, Ce, Pr, Nd, Sm, Eu, Gd, Tb, Dy, Ho, Er, Tm, Yb, Lu, Y, Zr, Hf, Sn)、自由酞菁、酞菁钴、酞菁铜、酞菁锌和酞菁镍是采用文献[(1) J. Jiang, R. C. W. Liu, T. C. W. Mack, T. D. W. Chan, D. K. P. Ng, Polyhedron, 1997, 16, 515; (2) W. Liu, J. Jiang, D. Du, D. P. Arnold, Aust. J. Chem., 2000, 53, 131; (3) R. Polley, M. Hanack, J. Org. Chem., 1995, 60, 8278; (4) M. hanack, R. Polley, S. Knecht, U. Schlick, Inorg. Chem., 1995, 34, 3621; (5) M. L. Kaplan, A. J. Lovinger, W. D. Reents, jun, P. H. Schmidt, Mol. Cryst. Liq. Cryst., 1984, 112, 345.]方法合成, 并升华纯化后使用。

在 7059 玻璃衬底或柔性塑料衬底 1 上用射频磁控溅射方法镀上一层金属 Ta 膜, 厚度约 200 纳米, 并光刻成栅极形状 2; 在栅极上用直流磁控溅射方法反应溅射一层 Ta₂O₅ 作为栅绝缘层 3, 厚度约 100 纳米; 然后采用分子气相沉积方法制备酞菁铜的有源层 4, 厚度约 20 纳米; 接着采用光刻技术制作 Au 的源电极和漏电极 5, 厚度约 50 纳米; 最后, 分子气相沉积一层约 30 纳米有源层 6, 是双酞菁金属(La, Ce, Pr, Nd, Sm, Eu, Gd, Tb, Dy, Ho, Er, Tm, Yb, Lu, Y, Zr, Hf, Sn)、自由酞菁、酞菁钴、酞菁铜、酞菁锌和酞菁镍中的一种。

酞菁钹顶电极场效应晶体管和酞菁铜与酞菁钹夹心型场效应晶体

i ✓

[illegible]

酞箐铜	双酞箐镧(La Pc ₂)	0.02
酞箐铜	双酞箐铈(Ce Pc ₂)	0.017
酞箐铜	双酞箐镨(Pr Pc ₂)	0.025
酞箐铜	双酞箐钕(Nd Pc ₂)	0.015
酞箐铜	双酞箐钐(Sm Pc ₂)	0.01
酞箐铜	双酞箐铕(Eu Pc ₂)	0.03
酞箐铜	双酞箐钆(Gd Pc ₂)	0.025
酞箐铜	双酞箐铽(Tb Pc ₂)	0.009
酞箐铜	双酞箐镝(Dy Pc ₂)	0.02
酞箐铜	双酞箐铈(Ho Pc ₂)	0.01
酞箐铜	双酞箐铒(Er Pc ₂)	0.05
酞箐铜	双酞箐铥(Tm Pc ₂)	0.03
酞箐铜	双酞箐镱(Yb Pc ₂)	0.03
酞箐铜	双酞箐镥(Lu Pc ₂)	0.07
酞箐铜	双酞箐钇(Y Pc ₂)	0.05
酞箐铜	双酞箐锆(Zr Pc ₂)	0.06
酞箐铜	双酞箐铪(Hf Pc ₂)	0.02
酞箐铜	双酞箐锡(Sn Pc ₂)	0.007
酞箐铜	自由苯酞箐(H ₂ Nc)	0.01
酞箐铜	苯酞箐钴(CoNc)	0.08
酞箐铜	苯酞箐铜(CuNc)	0.02
酞箐铜	苯酞箐锌(ZnNc)	0.05
酞箐铜	苯酞箐镍(NiNc)	0.02

- 7 -

实验所用氟代酞箐铜和氟代酞箐锌是商业产品，经过升华纯化后使用。

在 7059 玻璃衬底或柔性塑料衬底 1 上用射频磁控溅射方法镀上一层金属 Ta 膜，厚度约 200 纳米，并光刻成栅极形状 2；在栅极上用直流磁控溅射方法反应溅射一层 Ta_2O_5 作为栅绝缘层 3，厚度约 100 纳米；然后采用分子气相沉积方法制备氟代酞箐铜的有源层 4，厚度约 20 纳米；接着采用光刻技术制作 Au 的源电极和漏电极 5，厚度约 50 纳米；最后，分子气相沉积一层约 30 纳米氟代酞箐铜的有源层 6。夹心场效应器件的饱和区的电子迁移率为 $0.02\text{cm}^2/\text{V}\cdot\text{s}$ 。氟代酞箐铜与氟代酞箐锌夹心型场效应晶体管的饱和区的电子迁移率为 $0.016\text{cm}^2/\text{V}\cdot\text{s}$ 。

本发明不限于上述各个实施例。一般来说，本专利所公开的夹心型场效应晶体管可以加工形成二维和三维的集成器件中的元件。这些集成器件可能应用在柔性集成电路、有源矩阵显示等方面。使用基于本发明的场效应晶体管元件可以低温加工。加工本发明的双极型场效应晶体管不限于传统的光刻工艺，也可以采用打印、印刷等加工方法。

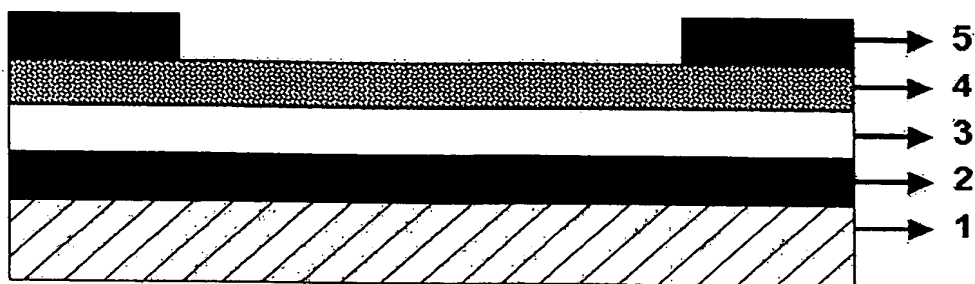


图 1a

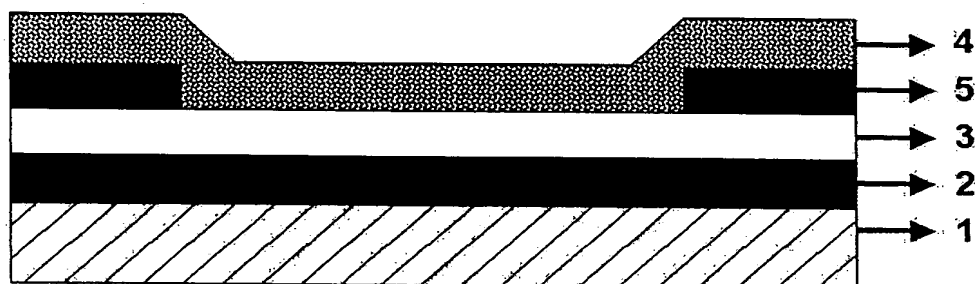


图 1b

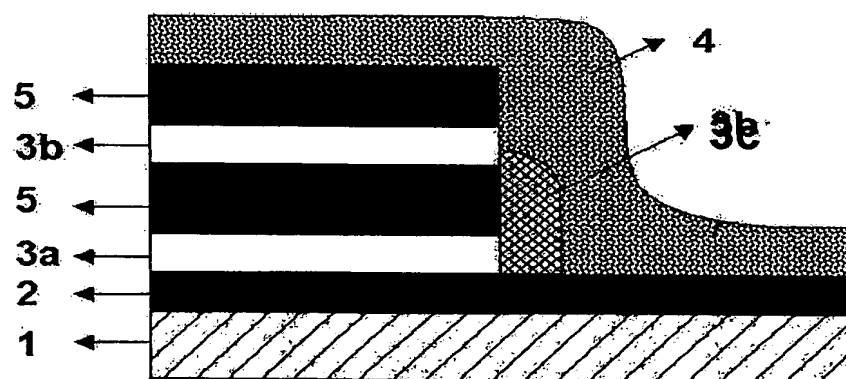


图 1c

图 1

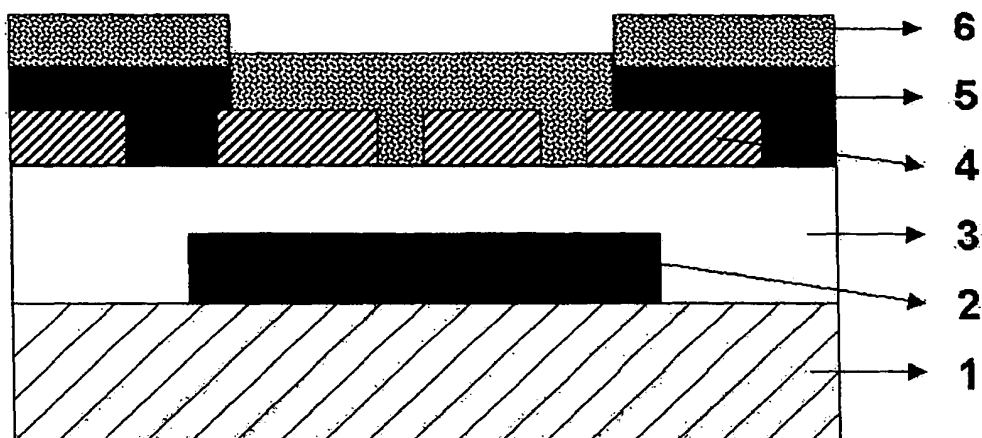


图 2

000000

16

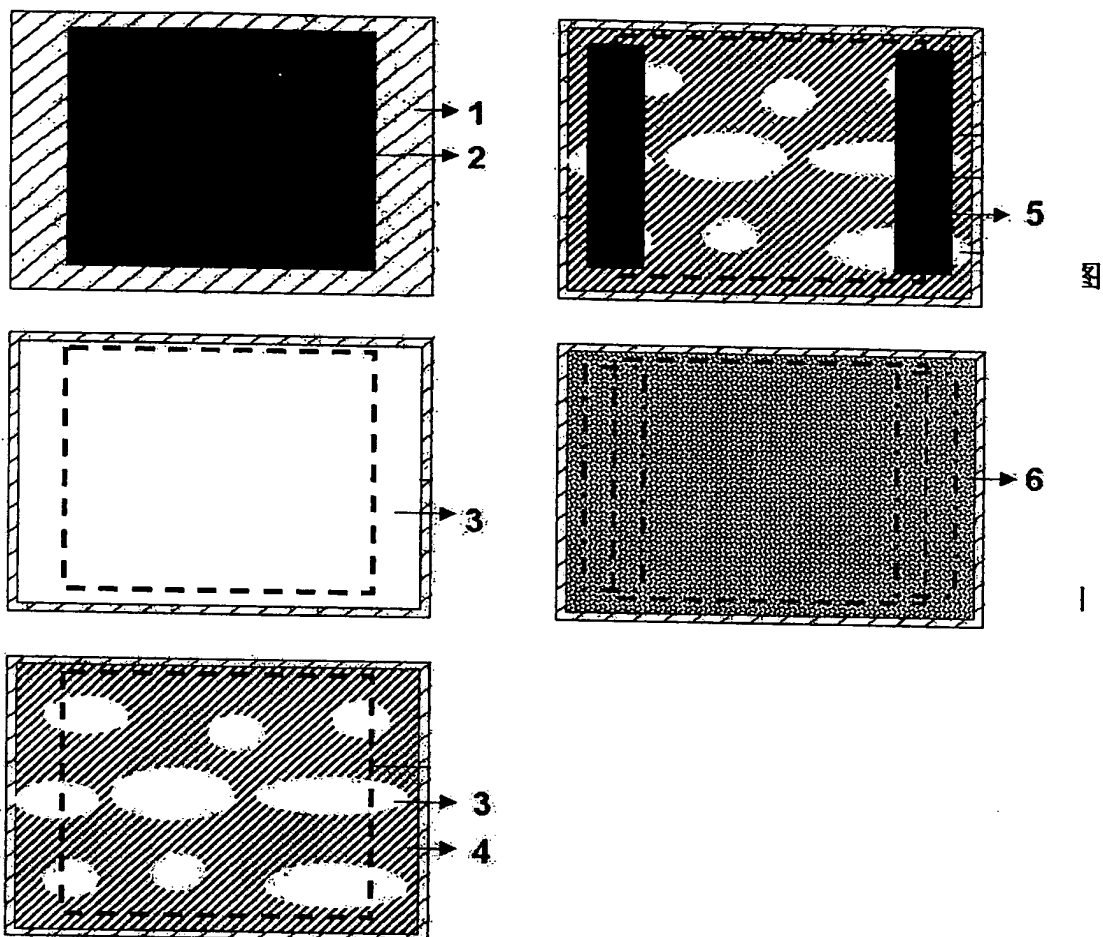


图 3

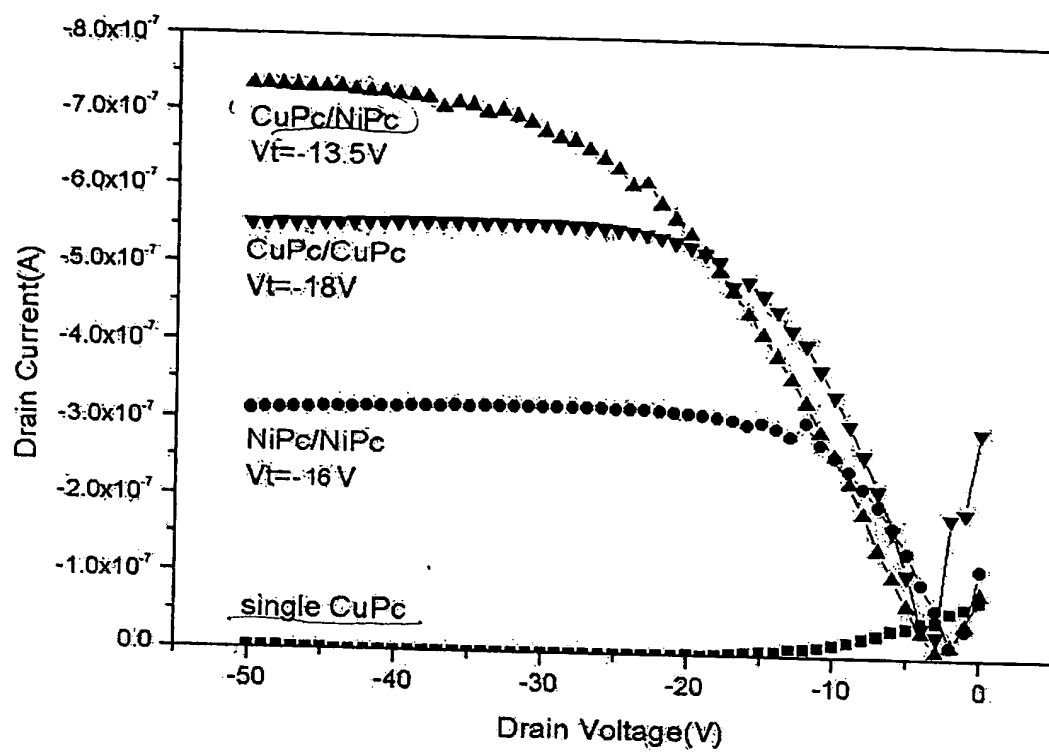


图 4

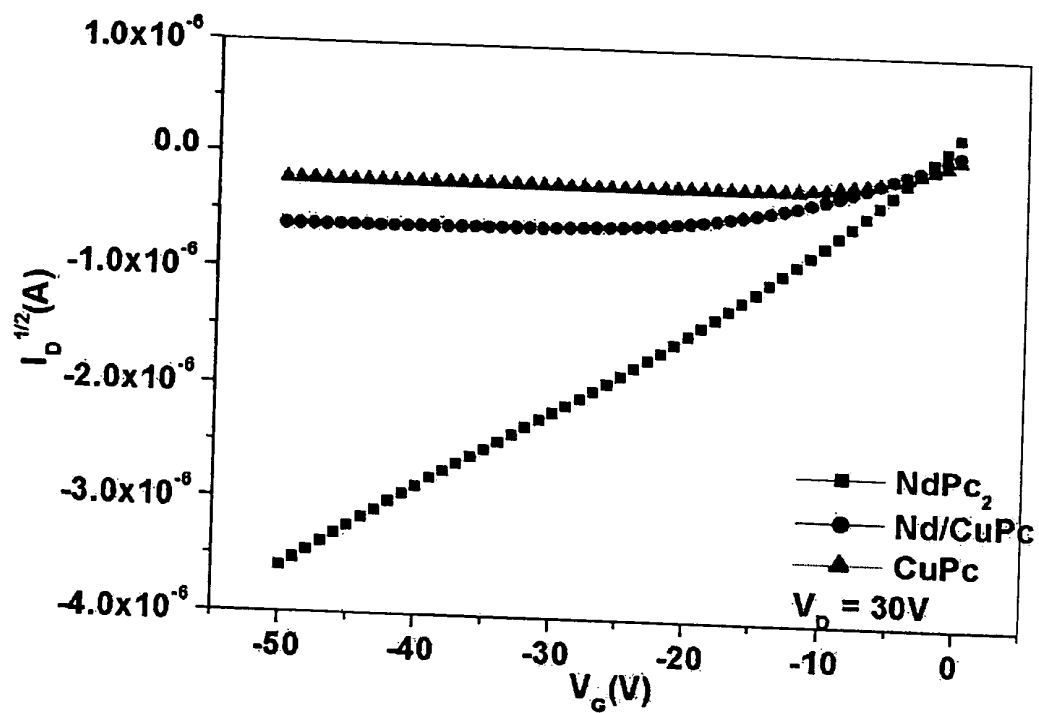


图 5a

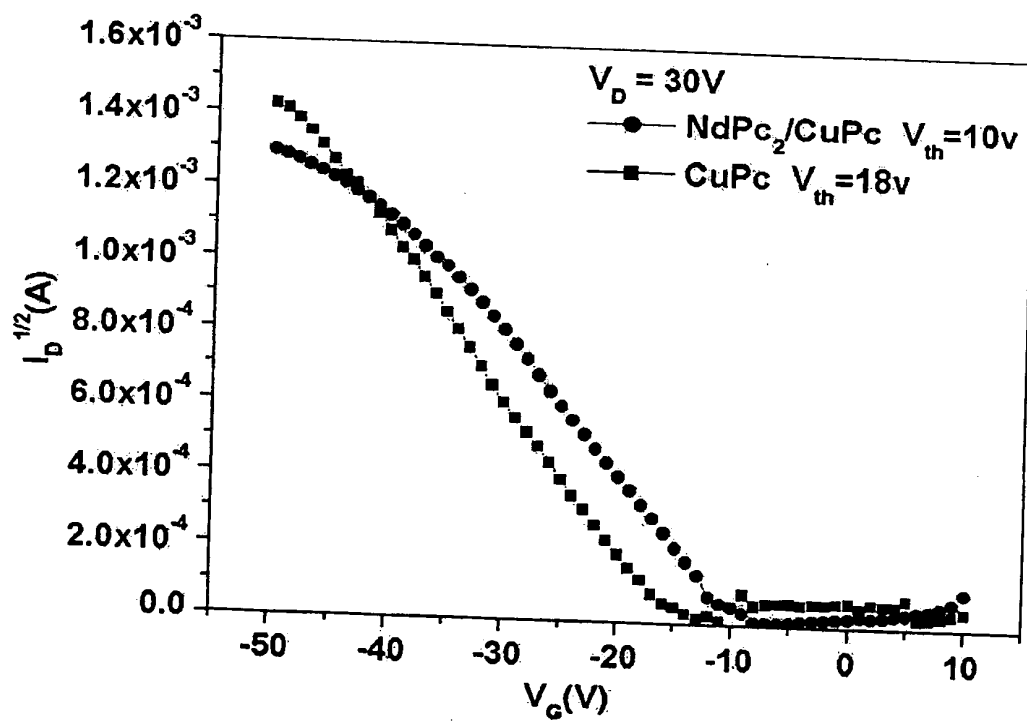


图 5b

图 5

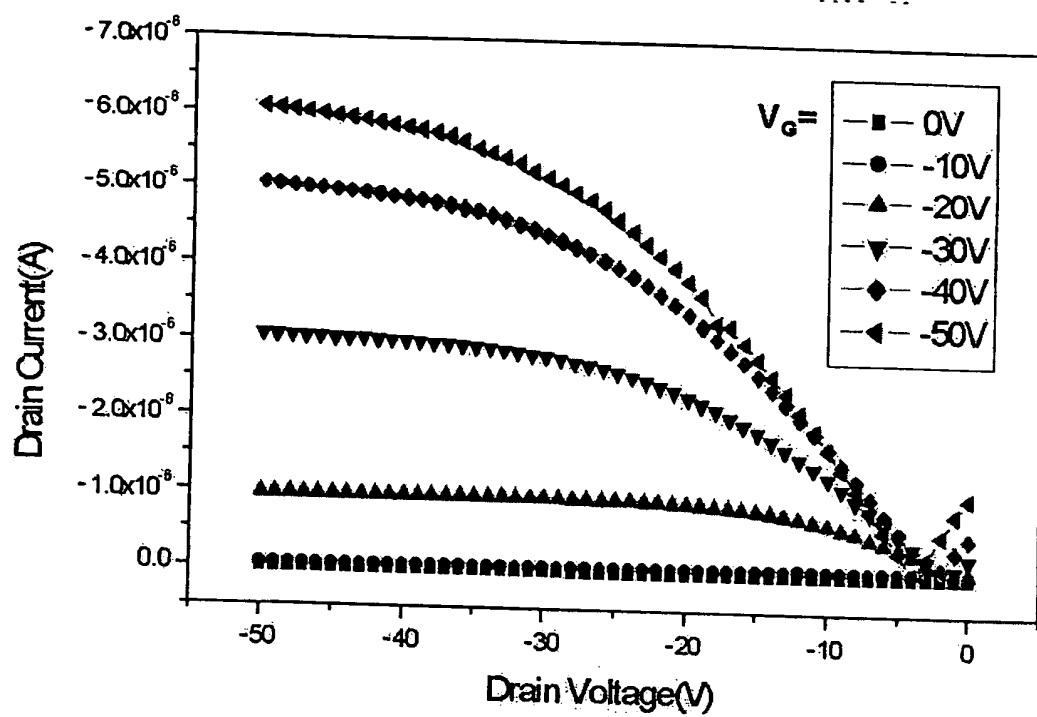


图 6